# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2002-173765

(43)Date of publication of application: 21.06.2002

(51)Int.CI.

C23C 14/34

C23C 14/14 G03F 1/08

(21)Application number: 2000-370303

(71)Applicant: TOSHIBA CORP

TOSHIBA ELECTRONIC **ENGINEERING CORP** 

(22)Date of filing:

05,12,2000

(72)Inventor: WATANABE TAKASHI

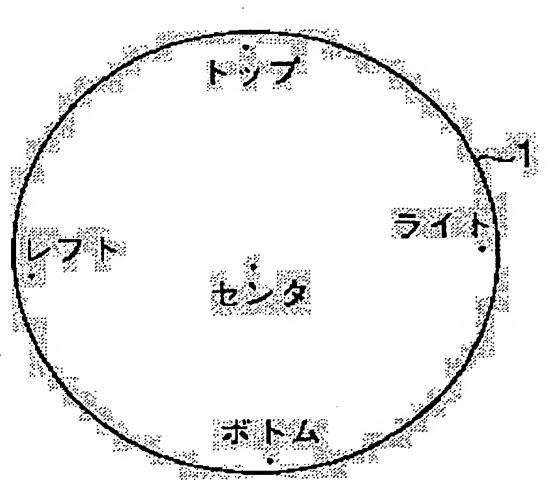
YAMANOBE TAKASHI **ISHIGAMI TAKASHI** WATANABE KOICHI

YABE YOICHIRO **SUZUKI YUKINOBU** 

## (54) SPUTTERING TARGET

## (57) Abstract:

PROBLEM TO BE SOLVED: To provide a sputtering target which enables the stable deposition of a film having reduced particles and a uniform film thickness. SOLUTION: The sputtering target consists of 70 to 97 wt.% silicon, and the balance substantially high melting point metallic silicide. Its metallic structure at least has a silicon phase and a high melting point metallic silicide phase consisting of the above silicon and the above high melting point metal. In the sputtered surface, the halfvalue width of the peak in the Si (111) plane obtained by an X-ray diffraction method (XRD) is ≤0.5 deg, and also, the half-value width of the peak in the high melting point metallic silicide (101) plane is ≤0.5 deg.



## **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

# FHAT0403-1CT 4/9

## (19)日本国特許庁(JP)

## (12) 公開特許公報(A)

(11)特許出願公開番号 特開2002-173765

(P2002-173765A)

(43)公開日 平成14年6月21日(2002.6.21)

(51) Int.Cl. <sup>7</sup>	識別記号	FΙ		5	7](参考)
C 2 3 C 14/34		C 2 3 C	14/34	Α	2H095
14/14			14/14	Α	4K029
G03F 1/08		G03F	1/08	Α	

## 審査請求 未請求 請求項の数10 OL (全 11 頁)

(21) 出願番号	特願2000-370303(P2000-370303)	(71) 出顧人	000003078
,—, ,—, ,—, ,—, ,—, ,—, ,—, ,—, ,—, ,—,			株式会社東芝
(22)出願日	平成12年12月 5日(2000.12.5)		東京都港区芝浦一丁目1番1号
(mm) britished		(71)出願人	000221339
			東芝電子エンジニアリング株式会社
			神奈川県横浜市磯子区新杉田町8番地
		(72)発明者	渡辺 高志
			神奈川県横浜市磯子区新杉田町8番地 株
			式会社東芝横浜事業所内
	·	(74)代理人	100058479
			弁理士 鈴江 武彦 (外6名)
			最終質に続く

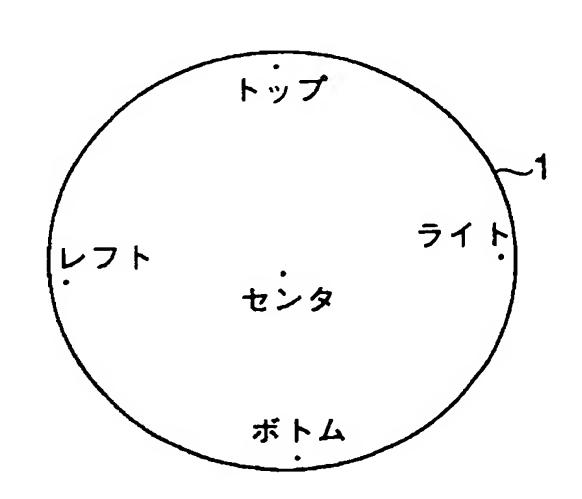
#### 政府只に沈く

## (54) 【発明の名称】 スパッタリングターゲット

## (57)【要約】

【課題】 低パーティクル化、均一膜厚の膜を安定して 成膜することが可能なスパッタリングターゲットを提供 する。

【解決手段】 シリコンが70~97重量%であり、残 部が実質的に高融点金属シリサイドからなるスパッタリ ングターゲットであって、金属組織は、少なくともシリ コン相と、前記シリコンと前記高融点金属からなる高融 点金属シリサイド相を有し、かつスパッタ面は、X線回 折法 (XRD) により求められたSi (111) 面のピ ークの半値幅が 0.5 d e g以下で、かつ高融点金属シ リサイド (101) 面のピークの半値幅が0.5 deg 以下であることを特徴とする。



【特許請求の範囲】

【請求項1】 シリコンが70~97重量%であり、残部が実質的に高融点金属シリサイドからなるスパッタリングターゲットであって、

金属組織は、少なくともシリコン相と、前記シリコンと前記高融点金属からなる高融点金属シリサイド相を有し、かつスパッタ面は、X線回折法(XRD)により求められたSi(111)面のピークの半値幅が0.5deg以下で、かつ高融点金属シリサイド(101)面のピークの半値幅が0.5deg以下であることを特徴とするスパッタリングターゲット。

【請求項2】 前記高融点金属は、モリブデン(Mo)、タングステン(W)、チタン(Ti)、クロム(Cr)、タンタル(Ta)、ニオブ(Nb)からなる群より選ばれた少なくとも1種以上の金属であることを特徴とした請求項1記載のスパッタリングターゲット。

【請求項3】 前記高融点金属シリサイド相の最大粒径は、 $20\mu$  m以下であることを特徴とする請求項1または2記載のスパッタリングターゲット。

【請求項4】 相対密度が90%以上であることを特徴とする請求項1ないし3いずれか記載のスパッタリングターゲット。

【請求項5】 さらにホウ素、リン、アンチモンおよび ヒ素からなる群より選ばれた少なくとも1種以上の元素 を0.1ppm~0.5wt%含有させることを特徴と する請求項1ないし4いずれか記載のスパッタリングタ ーゲット。

【請求項6】 さらに炭化ケイ素 (SiC)を0.5~3wt%添加することを特徴とする請求項1ないし4いずれか記載のスパッタリングターゲット。

【請求項7】 シリコンが70~97重量%であり、残部が実質的に高融点金属シリサイドからなり、金属組織が少なくともシリコン相と、前記シリコンと前記高融点金属からなる高融点金属シリサイド相を有するスパッタリングターゲットの製造方法であって、

最大粒径32μm以下の高純度シリコン粉末と、最大粒径20μm以下の高融点金属粉末を混合する工程と、前記混合粉末を成形用型に充填し、10-2~10-3Paの真空中、0.1~3MPaのプレス圧力下で1000℃~1300℃に加熱して前記シリコンと高融点金属とを反応させて高融点金属シリサイドを形成する工程と、10-2~10-3Paの真空中、もしくは5.32×104~6.65×104Pa不活性ガス雰囲気中、24.5~39.2MPaのプレス圧力下で1350℃~145

0℃にて焼結して緻密化する工程と、 前記焼結後の冷却工程において無加圧で1200℃~1 300℃の温度に保持して残留応力除去した後、冷却す る工程とを具備することを特徴とするスパッタリングタ ーゲットの製造方法。

【請求項8】 前記高融点金属は、モリブデン(M

o)、タングステン(W)、チタン(Ti)、クロム(Cr)、タンタル(Ta)、ニオブ(Nb)からなる群より選ばれた少なくとも1種以上の金属であることを特徴とした請求項7記載のスパッタリングターゲットの製造方法。

【請求項9】 少なくとも一部に請求項1~6いずれか 記載のスパッタリングターゲットを用いて形成された薄 膜を有する位相シフトマスクブランク。

【請求項10】 少なくとも一部に請求項1~6いずれか記載のスパッタリングターゲットを用いて形成された 薄膜を有する位相シフトマスク。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明はシリコン(Si)を 主成分とし、高融点金属を含有したスパッタリングター ゲット、その製造方法、位相シフトマスクブランクおよ び位相シフトマスクに関する。

[0002]

【従来の技術】次世代のフォトリソグラフィ技術として、位相シフトリソグラフィという技術が注目を集めている。この技術は、光学系には変更を加えず、マスクの変更だけで光リソグラフィの解像度を向上させる方法であり、フォトマスクを透過する露光光間に位相差を与えることにより解像度を向上したものである。

【0003】前記位相シフトマスクの一つとして、ハーフトーン型位相シフトマスクが近年開発されている。これは、光半透過部が露光光を実質的に遮断する遮光機能と光の位相をシフト(反転)させる位相シフト機能との2つの機能を兼ね備えるため、遮光膜パターンと位相シフト膜パターンを別々に形成する必要がなく、構成が単純で製造も容易であるという特徴を有する。

【0004】従来、前記位相シフトマスクの光半透過部はモリブデンなどの金属、シリコン、および酸素を主たる構成要素とする材料からなる薄膜により構成されている。前記材料は、モリブデンシリサイド(MoSi

x)、具体的には酸化されたMoおよびSi (MoSi O)、または酸化および窒化されたMoおよびSi (MoSi oSi ON) である。

【0005】特開平10-73913号公報には、酸素 含有量、もしくは酸素、窒素の含有量をコントロールすることにより位相シフトマスクの光半透過部の透過率を制御することができることが開示されている。また、この公報には薄膜の厚さを選定することにより位相シフト量を制御できることが開示されている。さらに、このような材料を用いることにより、単層の膜で光半透過部を構成することができ、成膜工程を簡略化することが可能になることも開示されている。

【0006】しかしながら、従来の材料であるMoSi O系、もしくはMoSiON系の膜は、酸化窒化の度合 いが強くなりすぎると、洗浄等に使用される硫酸等の酸 . 3

に弱く、設定した透過率、位相差にずれが生じてしまう 問題があった。

【0007】特に、KrFエキシマレーザー光を使用したマスクの設計のおいては、消衰係数を小さくする必要性から、十分に酸化、窒化を実行する必要がある。このため、前述した材料からなる位相シフトマスクは前記問題をより発生し易やすくなる。

【0008】このようなことから、最近では耐酸性、高透過率を持ち合わせ、消衰係数を比較的容易に小さくすることが可能なSi系の材料が注目されている。このSi系材料を位相シフトマスクの光半透過部に成膜するには、Si系のターゲットをアルゴン+酸素(窒素)の雰囲気中で反応性スパッタする方法が採用されている。

## [0009]

【発明が解決しようとする課題】しかしながら、前記Si系材料の成膜はスパッタ雰囲気の酸化、窒化度を上げるに従い、ターゲット表面上に酸化物、窒化物が堆積し、放電が不安定となる。このため、透過率、及び膜厚の均一性が低下し、かつ異常放電によるパーティクルが多発する。また、ここに用いるターゲット(成形体)は一般に粉末焼結法により製造されるが、従来の密度の低いターゲットを用いて成膜した場合、空孔部等で異常放電が発生しやすく、パーティクルも発生しやすい。さらにはSiを主成分とすることから、導電性が問題となる。すなわち、ターゲットに十分な導電性を付与しないと、DCスパッタリングにおいては放電不安定となり、良質な膜を成膜することが困難になる。

【0010】本発明は、低パーティクル化、均一膜厚の膜を安定して成膜することが可能なSi系スパッタリングターゲットおよびその製造方法を提供しようとするものである。

【0011】本発明は、膜中のパーティクルが少なく、 均一な膜厚の薄膜を有する位相シフトマスクブランクお よび位相シフトマスクを提供しようとするものである。

#### [0012]

【課題を解決するための手段】本発明に係るスパッタリングターゲットは、シリコンが70~97重量%であり、残部が実質的に高融点金属シリサイドからなるスパッタリングターゲットであって、金属組織は、少なくともシリコン相と、前記シリコンと前記高融点金属からなもシリコン相と、前記シリコンと前記高融点金属からなる高融点金属シリサイド相を有し、かつスパッタ面は、X線回折法(XRD)により求められたSi(111)面のピークの半値幅が0.5deg以下で、かつ高融点金属シリサイド(101)面のピークの半値幅が0.5deg以下であることを特徴とするものである。

【0013】このような本発明のスパッタリングターゲットは、パーティクルの発生を抑制した安定的な成膜を行うことができると共に、耐酸性、高透過率の膜を成膜することできる。

【0014】本発明に係るスパッタリングターゲットの 50

製造方法は、シリコンが70~97重量%であり、残部 が実質的に高融点金属シリサイドからなり、金属組織が 少なくともシリコン相と、前記シリコンと前記高融点金 属からなる高融点金属シリサイド相を有するスパッタリ ングターゲットの製造方法であって、最大粒径32μm 以下の高純度シリコン粉末と、最大粒径20 μ m以下の 高融点金属粉末を混合する工程と、前記混合粉末を成形 用型に充填し、10-2~10-3Paの真空中、0.1~ 3 M P a のプレス圧力下で1000℃~1300℃に加 熱して前記シリコンと高融点金属とを反応させて高融点 金属シリサイドを形成する工程と、10-2~10-3Pa の真空中、もしくは5.32×104~6.65×104 Pa不活性ガス雰囲気中、24.5~39.2MPaの プレス圧力下で1350℃~1450℃にて焼結して緻 密化する工程と、前記焼結後の冷却工程において無加圧 で1200℃~1300℃の温度に保持して残留応力除 去した後、冷却する工程とを具備することを特徴とする ものである。

【0015】このような本発明の方法によれば、パーティクルの発生を抑制した安定的な成膜を行うことができると共に、耐酸性、高透過率の膜を成膜すること可能なスパッタリングターゲットを製造することができる。

【0016】本発明に係る位相シフトマスクブランクおよび位相シフトマスクは、少なくとも一部に本発明のスパッタリングターゲットを用いて形成された薄膜を有することを特徴とするものである。

【0017】このような本発明の位相シフトマスクブランクおよび位相シフトマスクは、膜中のパーティクルが少なく、均一な膜厚の薄膜を有する。

## 30 [0018]

【発明の実施の形態】以下に本発明に係るスパッタリン グターゲットを詳細に説明する。

【0019】本発明のスパッタリングターゲットは、シリコンが70~97重量%であり、残部が実質的に高融点金属シリサイドからなるスパッタリングターゲットであって、金属組織は、少なくともシリコン相と、前記シリコンと前記高融点金属からなる高融点金属シリサイド相を有する。このターゲットのスパッタ面は、X線回折法(XRD)により求められたSi(111)面のピークの半値幅が0.5deg以下で、かつ高融点金属シリサイド(101)面のピークの半値幅が0.5deg以下である。

【0020】前記ターゲト中のシリコン含有量を70重量%未満にすると、このターゲットをスパッタリングすることにより成膜された膜の位相シフトマスクの光半透過部として要求性能(耐酸性、高透過率)が低下する虞がある。一方、前記シリコン含有量が97重量%を超えるとターゲットの導電性が低下し、成膜特性が劣化する虞がある。より好ましい前記ターゲト中のシリコン含有量は、75~90重量%、さらに好ましいシリコン含有

量は80~85重量%である。

【0021】本発明におけるターゲットの金属組織は、 少なくともシリコン相と、前記シリコンと前記高融点金 属からなる高融点金属シリサイド相を有している。これ は、高融点金属が単体で存在する場合よりシリサイド化 して存在する方がより安定しており、スパッタリングを 安定して行うことができる。なお、高融点金属は全てシ リサイド化していることが好ましいが、一部単体で存在 してもよい。

【0022】前記高融点金属としては、例えばモリブデ 10 ン (Mo)、タングステン (W)、チタン (Ti)、ク ロム (Cr)、タンタル (Ta)、ニオブ (Nb) から なる群より選ばれた少なくとも1種以上の金属を用いる ことができる。

【0023】前記ターゲットのスパッタ面のX線回折を 行う時の表面状態は、ターゲットのスパッタ面を砥石粒 度番号#120→#320→#500→#800→#1 0 0 0 の順序で各3分間粗研磨した後、0.3 μ mのア ルミナ粒子を含む研磨液で3分間パフ研磨し、さらに 0. 3 μ m の ダイヤモンドを含むペーストで 6 時間研磨 する条件で行う。

【0024】ここで、本発明の結晶面の半値幅は以下に 示す方法により測定された値を示すものとする。

【0025】すなわち、図1に示すように例えば円盤状 のターゲット1の5箇所の評価サンプル採取位置(セン タ、トップ、ボトム、ライト、レフト)からそれぞれ長 さ15mm、幅15mmの試験片(サンプル)を採取す る。これら5点の試験片の結晶面をX線回折によりそれ ぞれ測定し、これら平均値を本発明の結晶面とする。結 算出する。値は、いずれも各箇所10回以上測定した値 の平均値とする。X線回折装置は、理学社製のX線回折 装置(XRD)が用いられ、そのX線回折条件は下記に 示す。

【0026】 <条件>

X線: Cu, kα-1, 50kV, 100mA, 縦型ゴ ニオメータ、

発散スリット: 1 deg,

散乱スリット: 1 deg,

発光スリット: 0. 15mm,

走査モード:連続、

スキャンスピード:1°/分、

スキャンステップ: 0. 01°、

走査軸: $2\theta/\theta$ 、

測定角度: 38°~42°。

【0027】ピーク編集は、前記条件によって測定した (101) 面のピークについて、次の編集を行った結果 算出された半値幅を本提案に用いた値とする。

【0028】平滑化方法は、加重平均。

【0029】バックグラウンド除去方法は、両端に接す 50

る直線。

【0030】 k a 2除去方法は、強度比 (k a 2 / k a 1 = 0.5).

【0031】前記XRDによるSi(111)面のピー クの半値幅が0.5degを超え、かつ高融点シリサイ ド(101) 面のピークの半値幅が0.5 degを超え ると、ターゲットの結晶内に不均一な歪みが存在してス パッタリング時にパーティクルの発生を効果的に抑制す ることが困難になる。より好ましいSi(111)面の 半値幅および高融点シリサイド(101)面のピークの 半値幅は、それぞれ0.3 deg以下、さらに好ましく は 0. 1 d e g以下である。

【0032】前記高融点金属シリサイドの最大粒径は、 20μm以下、好ましくは10μm以下、より好ましく は5μm以下であることが望ましい。このような粒径規 定がなされた高融点金属シリサイドを含むスパッタリン グターゲットは、スパッタ時の異常放電を抑制して、パ ーティクルの発生をより効果的に抑制できるとともに、 膜厚を均一化することが可能になる。

【0033】前記ターゲットは、相対密度が90%以上 であることが好ましい。このような密度を有するスパッ タリングターゲットは、スパッタ時の異常放電を抑制、 パーティクルの発生を抑制するとともに、膜厚を均一化 することが可能になる。より好ましい前記ターゲットの 相対密度は、95%以上、さらに好ましくは98%以上 である。

【0034】前記ターゲットは、さらにホウ素、リン、 アンチモンおよびヒ素の群から選ばれた少なくとも1種 以上の元素を0.1ppm~0.5重量%含有させるこ 晶面は、X線回折によって得られたピークから半値幅を 30 とを許容する。このような構成のスパッタリングターゲ ットは、前記元素を含有することにより絶縁性のシリコ ンを主相とするターゲットに導電性がさらに付与される ため、安定したDCスパッタリングが可能になる。

> 【0035】前記ターゲットは、さらに炭化ケイ素(S i C) でそのSiに対し0.5~3.0wt%添加する ことを許容する。このような構成のスパッタリングター ゲットは、前記SiCを含有することによりさらに導電 性が付与されるため、安定したDCスパッタリングが可 能になる。

40 【0036】次に、本発明に係るスパッタリングターゲ ットの製造方法の一例を詳細に説明する。

【0037】 (第1工程) まず、最大粒径32μm以下 の高純度のシリコン粉末に最大粒径20 μ m以下の高融 点金属粉末を添加し、必要に応じて平均粒径約10 μ m 前後のホウ素、リン、アンチモンおよびヒ素の群から選 ばれた少なくとも1種以上の元素粉末および/または平 均粒径約10μm前後の炭化ケイ素粉末を添加し、混合 する。

【0038】前記最大粒径32μmを越える粗粒を含む 高純度のシリコン粉末を使用すると、成形時に高密度化 •

•

することが困難になるばかりか、凝集等により組織の不 均一の原因となり、スパッタリング時に安定した成膜を 行うことが困難になる。好ましいシリコン粉末の最大粒 粒径は、20μm以下、より好ましくは10μm以下で ある。

【0039】前記最大粒径が20μmを越える高融点金 属粉末を使用すると、成型時に高密度化することが困難 になるとともに、高融点金属シリサイドの粒径が大きく なり、さらにその分散性も低下する虞がある。好ましい 高融点金属シリサイドの最大粒径は15μm以下、さら に好ましくは10μm以下である。また、前記高融点金 属粉末の平均粒径は5~10μmにすることが好まし い。前記高融点金属粉末の平均粒径を5μm未満にする と、高融点金属にガス成分が吸着し、その結果焼結体に 残量ガス成分が多くなる虞がある。前記高融点金属粉末 の平均粒径が10μmを越えると、シリサイド合成反応 時にシリサイド粒が粗粒になる可能性がある。

【0040】前記必要に応じて添加されるホウ素のよう な元素粉末、炭化ケイ素粉末として平均粒径が10μm より粗いものを用いると、成形時に高密度化することが 困難になるばかりか、凝集等により組織の不均一の原因 となる虞がある。これら粉末の好ましい平均粒径は、8 μm以下、より好ましくは6μm以下である。

【0041】前記混合は、24時間以上行うことが好ま しい。これより短い時間の混合では、添加する高融点金 属はもとより、ホウ素のような添加元素粉末、炭化ケイ 素粉末の分散性が低下して組織が不均一になる虞があ

【0042】 (第2工程) 前記混合粉末を成形型に充填 し、10<sup>-2</sup>~10<sup>-3</sup> Paの真空中、0.1~3 M Paの 30 同等以上の耐酸性、高透過率の膜を成膜できる。 プレス圧力下で1000℃~1300℃に加熱する。こ の時、前記混合粉末中のシリコン粉末と高融点金属粉末 とが反応して高融点金属シリサイドが合成される。つづ いて、10-2~10-3Paの真空中、もしくは5.32 ×10<sup>4</sup>~6.65×10<sup>4</sup>Paの不活性ガス雰囲気中 で、24.5~39.2MPaのプレス圧力下で135 0℃~1450℃に焼結することにより前記高融点金属 シリサイドを含む成形物が焼結して緻密化される。

【0043】すなわち、高融点金属シリサイドの合成を の後に主相であるSiの融点直下で加圧焼結を行うこと によって、緻密化(相対密度は90%以上)された焼結 体を得ることが可能になる。

【0044】(第3工程)前記焼結体を焼結後の冷却工 程において無加圧で1200℃~1300℃の温度にて 保持し残留応力除去した後、冷却する。

【0045】前記焼結工程後の融点直下の状態から一気 に冷却を行うと、温度による熱膨張差が大きいことや、 焼結体内部に残留応力が生じて焼結体にクラックが入り やすくなり、製品歩留まりを低下させる虞がある。

【0046】このようなことから緻密化後に無加圧状態 で1200℃~1300℃の温度にて一旦保持し、冷却 を行う方式を採用することによって、主成分がシリコン (70~97重量%含有)で、微量の高融点金属シリサ イドを含み、スパッタ面は、X線回折法(XRD)によ り求められたSi (111) 面のピークの半値幅が0. 5 deg以下で、かつ高融点金属シリサイド(101) 面のピークの半値幅が0.5 deg以下であるスパッタ リングターゲットを製造することが可能になる。また、 焼結体にクラックが入ることが少なくなり、製品歩留ま りを向上させることができる。さらに、残留応力の低下 によりスパッタ粒子の指向性が向上され、パーティクル の発生を低減することが可能になる。

【0047】前記保持時の温度を1200℃未満にする と、残留応力を効果的に除去することが不十分になり、 本発明で意図する半値幅を得ることが困難になる。一 方、前記熱処理時の温度が1300℃を超えると、この 後の冷却時に焼結体にクラックが入り易くなる。好まし い温度は、1230~1260℃である。

【0048】前記保持時間は、3~6時間であることが 好ましい。この保持時間があまり短くすると、残留応力 の除去が不十分になり、本発明で意図する半値幅を得る ことが困難になる。一方、前記保持時間があまり長くす るとシリコンおよびシリコン粒の粗大化を招く可能性が ある。より好ましい保持時間は、3~5時間、さらに好 ましくは4~5時間である。

【0049】製造されたスパッタリングターゲットは、 パーティクルの発生を抑制した安定的な成膜を行うこと ができると共に、均一な膜厚を得ることができ、従来と

【0050】本発明においては、前記スパッタリングタ ーゲットを用いて、例えば常法により透明基板上に薄膜 を形成することにより位相シフトマスクブランクおよび 位相シフトマスクを製造することができる。具体的に は、例えば透明基板上に薄膜を成膜して光半透過膜を形 成することにより位相シフトマスクブランクを製造し、 さらにその光半透過膜をパターニングすることにより位 相シフトマスクを製造する。

【0051】製造された位相シフトマスクプランクおよ 1000℃~1300℃の温度下にて低圧で保持し、そ 40 び位相シフトマスクは、パーティクルが少なく、均一な 膜厚を有するため、良好な特性を有する。

[0052]

【実施例】以下、本発明の好ましい実施例を詳細に説明 する。

【0053】 (実施例1) 最大粒径32μm以下に篩い 分けした高純度Si粉末に、最大粒径15μm (平均粒 径10μm)のMo粉末を5wt%配合し、高純度Ar ガスで置換したボールミルで48時間混合した。つづい て、この混合粉末を黒鉛製の成形用型内に充填した。こ 50 の成形用型をホットプレス装置に設置し、真空度5×1

9

0-3以下の真空中において、圧力1.5MPaで1150℃×1時間保持した後、1380℃まで昇温し、圧力29.4MPa、3時間の条件で焼結を行った。その後、冷却工程において1200℃で1時間加熱保持して残留応力を除去し、冷却することにより緻密な焼結体を作製した。

【0054】得られた焼結体に所定の機械加工、研削加工を施し、直径127mm、厚さ6mmのターゲットを製造した。

【0055】(実施例2)最大粒径32μm以下に篩い分けした高純度Si粉末に、最大粒径15μm(平均粒径10μm)のTa粉末を10wt%、導電性付与のためのSiC粉末を1wt%配合し、高純度Arガスで置換したボールミルで48時間混合した。つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度5×10-3以下の真空中において、圧力1.5MPaで1250℃×1時間保持した後、1400℃まで昇温し、圧力34.3MPa、3時間の条件で焼結を行った。その後、冷却工程において1300℃で1.5時間加熱保持して残留応力を除去し、冷却することにより緻密な焼結体を作製した。

【0056】得られた焼結体に所定の機械加工、研削加工を施し、実施例1と同様な直径127mm、厚さ6mmのターゲットを製造した。

【0057】(実施例3)最大粒径32μm以下に篩い分けした高純度Si粉末に、最大粒径12μm(平均粒径10μm)のW粉末を10wt%配合し、高純度Arガスで置換したボールミルで48時間混合した。つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度5×10-3以下の真空中において、圧力1.5MPaで1200×1時間保持した後、1390℃まで昇温し、圧力29.4MPa、5時間の条件で焼結を行った。その後、冷却工程において1300℃で1時間加熱保持して残留応力を除去し、冷却することにより緻密な焼結体を作製した。

【0058】得られた焼結体に所定の機械加工、研削加工を施し、実施例1と同様な直径127mm、厚さ6mmのターゲットを製造した。

【0059】(実施例4)最大粒径32μm以下に篩い分けした高純度Si粉末に、最大粒径15μm(平均粒径10μm)のTi粉末を10wt%、平均粒径5μmのボロン(B)粉末を0.3wt%配合し、高純度Arガスで置換したボールミルで48時間混合した。つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度5×10-3以下の真空中において、圧力1.5MPaで1200℃×1時間保持した後、1350℃まで昇温し、圧力29.4MPa、4時間の条件で焼結を行った。その

後、冷却工程において1200℃で2時間加熱保持して 残留応力を除去し、冷却することにより緻密な焼結体を 作製した。

【0060】得られた焼結体に所定の機械加工、研削加工を施し、実施例1と同様な直径127mm、厚さ6mmのターゲットを製造した。

【0061】 (実施例 5) 最大粒径  $32\mu$  m以下に篩い分けした高純度 Si 粉末に、最大粒径  $14\mu$  m (平均粒径  $10\mu$  m) のCr 粉末を 16 w t %配合し、高純度 Ar がスで置換したボールミルで 48 時間混合した。つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度  $5\times10^{-3}$ 以下の真空中において、圧力 1.5 MP a で 1100 C× 1 時間保持した後、1330 C 100 C 100

【0062】得られた焼結体に所定の機械加工、研削加工を施し、実施例1と同様な直径127mm、厚さ6mmのターゲットを製造した。

【0063】(実施例6)最大粒径32μm以下に篩い分けした高純度Si粉末に、最大粒径15μm(平均粒径10μm)のNb粉末を5wt%、平均粒径7μmのリン(P)粉末を0.05wt%配合し、高純度Arガスで置換したボールミルで48時間混合した。つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度5×10-3以下の真空中において、圧力1.5MPaで1200℃×1時間保持した後、1350℃まで昇温し、圧力29.4MPa、3時間の条件で焼結を行った。その後、冷却工程において1200℃で1時間加熱保持して残留応力を除去し、冷却することにより緻密な焼結体を作製した。

【0064】得られた焼結体に所定の機械加工、研削加工を施し、実施例1と同様な直径127mm、厚さ6mmのターゲットを製造した。

【0065】(実施例7)最大粒径32μm以下に篩い分けした高純度Si粉末に、最大粒径15μm(平均粒径10μm)のW粉末を10wt%、導電性付与のためのSiC粉末を1wt%配合し、高純度Arガスで置換したボールミルで48時間混合した。つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度5×10-3以下の真空中において、圧力1.5MPaで1150℃×1時間保持した後、1350℃まで昇温し、圧力34.3MPa、4時間の条件で焼結を行った。その後、冷却工程において1200℃で2時間加熱保持して残留応力を除去し、冷却することにより級密な焼結体を作製した。

【0066】得られた焼結体に所定の機械加工、研削加

工を施し、実施例1と同様な直径127mm、厚さ6mmのターゲットを製造した。

【0067】(比較例1)最大粒径32μm以下に篩い分けした高純度Si粉末に、最大粒径15μm(平均粒径10μm)のMo粉末を10wt%配合し、高純度Arガスで置換したボールミルで48時間混合した。つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度5×10-3以下の真空中において、圧力1.5MPaで700×1時間保持した後、1380℃まで昇温し、圧力29.4MPa、3時間の条件で焼結を行った。その後、冷却工程において800℃で1時間加熱保持した後、冷却することにより緻密な焼結体を作製した。

【0068】得られた焼結体に所定の機械加工、研削加工を施し、実施例1と同様な直径127mm、厚さ6mmのターゲットを製造した。

【0069】(比較例2)最大粒径32μm以下に篩い分けした高純度Si粉末に、最大粒径15μm(平均粒径10μm)のW粉末を20wt%、平均粒径7μmのリン(P)粉末を0.07wt%配合し、高純度Arガスで置換したボールミルで48時間混合した。つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度5×10-3以下の真空中において、圧力1.5MPaで800℃×1.5時間保持した後、1380℃まで昇温し、圧力34.13MPa、5時間の条件で焼結を行った。その後、冷却工程において加熱処理することなく、冷却することにより焼結体を作製した。

【0070】得られた焼結体に所定の機械加工、研削加工を施し、実施例1と同様な直径127mm、厚さ6m 30mのターゲットを製造した。

【0071】 (比較例3) 最大粒径32μm以下に篩い分けした高純度Si粉末に、最大粒径12μm (平均粒径10μm) のTi粉末を5wt%配合し、高純度Arガスで置換したボールミルで48時間混合した。つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度5×10-3以下の真空中において、圧力1.5MPaで600℃×1時間保持した後、1350℃まで昇温し、圧力39.12MPa、4時間の条件で焼結を行った。その後、冷却工程において1000℃で1時間加熱保持し、冷却することにより緻密な焼結体を作製した。

【0072】得られた焼結体に所定の機械加工、研削加工を施し、実施例1と同様な直径127mm、厚さ6mmのターゲットを製造した。

【0073】 (比較例4) 最大粒径32μm以下に篩い分けした高純度Si粉末に、最大粒径14μm (平均粒径10μm) のNb末を12wt%、平均粒径10μm のアンチモン (Sb) 粉末を0.1wt%配合し、高純度Arガスで置換したボールミルで48時間混合した。 50

つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度 5×10-3以下の真空中において、圧力1. 5MP aで 600℃×1. 5時間保持した後、1350℃まで昇温し、圧力34. 3MP a、3時間の条件で焼結を行った。その後、冷却工程において加熱処理することなく、冷却することにより焼結体を作製した。

12

【0074】得られた焼結体に所定の機械加工、研削加工を施し、実施例1と同様な直径127mm、厚さ6mmのターゲットを製造した。

【0075】(比較例5)最大粒径32μm以下に篩い分けした高純度Si粉末に、最大粒径12μm(平均粒径10μm)のCr粉末を10wt%、導電性付与のためのSiC粉末を1wt%配合し、高純度Arガスで置換したボールミルで48時間混合した。つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度5×10-3以下の真空中において、圧力1.5MPaで1000℃×1時間保持した後、1330℃まで昇温し、圧力29.4MPa、3時間の条件で焼結を行った。その後、冷却工程において加熱処理することなく、冷却することにより緻密な焼結体を作製した。

【0076】得られた焼結体に所定の機械加工、研削加工を施し、実施例1と同様な直径127mm、厚さ6mmのターゲットを製造した。

【0077】(比較例6)最大粒径32μm以下に篩い分けした高純度Si粉末に、最大粒径15μm(平均粒径10μm)のW粉末を5wt%配合し、高純度Arガスで置換したボールミルで48時間混合した。つづいて、この混合粉末を黒鉛製の成形用型内に充填した。この成形用型をホットプレス装置に設置し、真空度5×10-3以下の真空中において、圧力1.5MPaで1100℃×1時間保持した後、1350℃まで昇温し、圧力29.4MPa、4時間の条件で焼結を行った。その後、冷却工程において600℃で1時間加熱保持し、冷却することにより緻密な焼結体を作製した。

【0078】得られた焼結体に所定の機械加工、研削加工を施し、実施例1と同様な直径127mm、厚さ6mmのターゲットを製造した。

40 【0079】実施例1~7および比較例1~6のターゲットを前述した図1に示す評価サンプル採取位置(センタ、トップ、ボトム、レフト、ライト)から長さ15mm,幅15mmのサンプルを取り出し、相対密度計測、組織観察、Si(111)面、高融点金属シリサイド(101)面の半値幅を調査した。具体的には、相対密度に関してはパララィン含浸法によるアルキメデス法、組織についてはシリサイド相の最大粒径の計測を行った。また、半値幅に関してはターゲットのスパッタ面を前述した条件で研磨して表面粗さをRmaxで0.1μmとし、このスパッタ面について前述したX線源にCu

(8)

13

 $-k\alpha$ 線を使用した X線回折装置(理学機器社製商品名; RAD-B)によりプロファイルをとり、計測した。これらの結果を下記表 1(実施例  $1\sim7$ )および下記表 2(比較例  $1\sim6$ )に示す。

【0080】また、得られた実施例1~7および比較例 1~6のターゲットをスパッタリング装置(ULVAC 製商品名;SH-550)を用いて2×10<sup>-3</sup>torr のアルゴンガス圧力の条件下でスパッタリングを行い、5インチウェーハに厚さがおよそ2000オングストロームの膜を堆積させた。図2に示すウェハ2の評価サンプル採取位置(センタ、トップ、ボトム、レフト、ライ

ト)よりサンプルを切りだし、膜厚を膜厚計測器(TENCOR社製商品名;alpha-Step200)を用いて計測し、 [(最大値一最小値)/(最大値+最小値)]により、膜厚のばらつきを算出した。また、パーティクルカウンター(商品名;WM-3)によりパーティクル数;ピース/ウェハ(p/ウェハ)計測した。これらの結果を下記表1(実施例1~7)および下記表2(比較例1~6)に示す。

14

[0081]

【表1】

16

	9-5-7-相成	世				4-4	9-4.71の特性		成	成膜特性
	主相	他含元の有素	烧结	焼箱後の加熱保存	最大シリサイト 粒径(μm)	相密》 対度(%	Si(111) 华富 (deg)	NoSi <sub>2</sub> (101) 半節幅 (deg)	膜厚 ばらつき (%)	≤ 0.3 μmの n°-〒49 L数 (p / ウェn)
米部金	Si- 5wt%No	l	1150°C × 1h→ 1380°C × 3h	1200°C × 1h	10	97	0.2	0.2	6	12
张名	Si- 10wt%Ta	3 : C	1250°C × 1h→ 1400°C × 3h	1300°C × 1.5h	15	92	0.3	0.4	20	23
実践の	Si- 10mtSW	l	1200°C × 1h 1390°C × 5h	1300°C × 1h	œ	88	0.1	0.1	7	10
<b>新</b>	Si- 10wt%Ti	80	1200°C × 1h→ 1350°C × 4h	1200°C × 2h	17	93	4.0	0.3	18	20
策ら例	Si- 16wt%Gr	1	1100°C × 1h→ 1330°C × 4h	1250°C × 2h	25	96	0.3	0.3	26	28
強の	Si- 5wt SNb	۵	1200°C × 1h→ 1350°C × 3h	1200°C × 1h	13	88	4.0	0.1	20	16
実施倒っ	Si- 10wt\$#	ى: ت	1150°C × 1h→ 1350°C × 4h	1200°C × 2h	20	98	0.2	0.2	1.7	30

長

[0082]

【表2】

	9-5" 31組成	着 院				4-4-410	小の特性		世	成膜特性
	主館家成	他含元の有素	紫	孫結後の首務保持	最大599447. 粒径(μm)	村鹿(%)	Si(111) 半価幅 (deg)	NoSi2(101) 半值幅 (deg)	原 原 よ (%)	≤0.3μmの n°-〒49L数 (p/11n)
比数	Si- 10wt\$No	1	700°C × 1h→ 1380°C × 3h	800°C × 1h	12	81	0.8	0.9	38	120
比数第	Si- 20wt%W	۵	800°C × 1.5h — 1380°C × 5h		10	85	<del>-</del>	6 0	45	86
出版の	Si- 5wt%Ti	1	600°C × 1h→ 1350°C × 4h	1000°C × 1h	15	73		1.3	40	204
比数 4	Si- 12wt%Nb	Sb	600°C × 1h→ 1350°C × 4h	1100°C × 1h	18	68	0.4	1.3	28	119
出版の	Si- 10wt%Cr	Sic	1000°C × 1h→ 1330°C × 3h	l	20	92	1.2	<del>-</del>	24	302
出の数	Si- 5wt%W	1	1100°C × 1h→ 1350°C × 4h	600°C × 1h	12	95	1.2	0.2	21	259

微2

ることが可能となることがわかる。

【0084】実施例1~7のスパッタリングターゲットを用いて、例えば常法により透明基板上に成膜して薄膜を形成することにより位相シフトマスクブランクを製造した。さらに、この位相シフトマスクブランクの光半透過膜をパターニングすることにより位相シフトマスクを制造した。

(11)

19

【0085】製造された位相シフトマスクブランクおよ び位相シフトマスクは、パーティクルが少なく、均一な 膜厚を有し、良好な特性を有していた。

## [0086]

【発明の効果】以上詳述したように、本発明によればス パッタリング時において、従来達成することができなか った低パーティクル化、均一膜厚で、さらに耐酸性、高 透過率な膜を成膜することが可能で、位相シフトマスク ブランクおよび位相シフトマスクにおける光半透過部の 薄膜の形成等に極めて有用なスパッタリングターゲット 10 1…ターゲット、 およびその製造方法を提供することができる。

【0087】また、本発明によれば膜中のパーティクル

が少なく、均一な膜厚の薄膜を有する位相シフトマスク ブランクおよび位相シフトマスクを提供することができ る。

#### 【図面の簡単な説明】

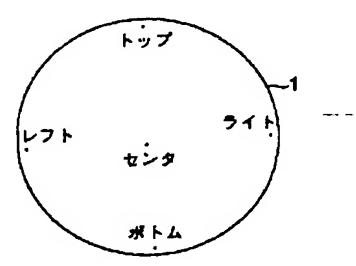
【図1】ターゲットの評価サンプル採取位置を示す平面 図。

【図2】 5ンチウェーハ膜厚サンプル採取位置を示す平 面図。

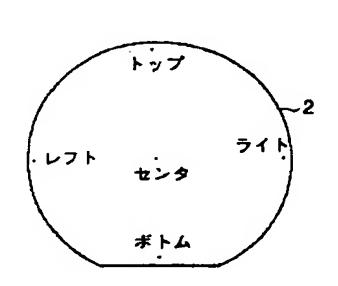
## 【符号の説明】

2…膜形成されたウェハ。





【図2】



フロントページの続き

(72)発明者 山野辺 尚

神奈川県横浜市磯子区新杉田町8番地 株 式会社東芝横浜事業所内

(72)発明者 石上 隆

神奈川県横浜市磯子区新杉田町8番地 株 式会社東芝横浜事業所内

(72)発明者 渡邊 光一

神奈川県横浜市磯子区新杉田町8番地 株 式会社東芝横浜事業所内

(72) 発明者 矢部 洋一郎

神奈川県横浜市磯子区新杉田町8番地 東 芝電子エンジニアリング株式会社内

(72)発明者 鈴木 幸伸

神奈川県横浜市磯子区新杉田町8番地 株 式会社東芝横浜事業所内

Fターム(参考) 2H095 BB03 BB25

4K029 BA35 CA05 DC05 DC09